

SDC_One – płytki – opis/uwagi

Grzegorz Mazur, 07'2018

vc_l476n64_6x_1a – Płytki dla mikroprocesorów 6800, 6502, 65C02 ew. 65C816

Płytki została praktycznie uruchomiona tylko z 65C02 i 65C816; inne mikroprocesory nie mają możliwości zatrzymania zegara ani rozciągnięcia cyklu szyny.

Elementy IC3, C3, R11, R12, R6, D2 potrzebne tylko przy zasilaniu mikroprocesora napięciem 5 V. Nowsze wersje 65C02, wszystkie W65C02 i W65C816 mogą być zasilane napięciem 3.3 V – wtedy pola D2 można zewrzeć. Zamiast IC3 zewrzeć pola 1 z 5 i 3 z 4. JP3 i JP rozwarte dla 65C02.

vc_l476n64_8085_1a – Płytki dla mikroprocesorów 8085, 80C85.

Wszystkie uP tej rodziny akceptują sygnał zegarowy 3.3 V. OKI M5M80C85AH może być oficjalnie zasilana napięciem 3.3 V (prawdopodobnie wszystkie wersje CMOS mają taką możliwość nieoficjalnie). Przy zasilaniu 3.3 V dioda D2 jest zbędna, a R6 można zastąpić zworą.

vc_l476n64_z80_1a – Płytki dla mikroprocesorów Z80CPU, NMOS i CMOS

Wersje CMOS (Z84C00xx) mogą być zasilane z 3.3 V (nieoficjalnie). Układ IC3 w praktyce zbędny – odpowiedni poziom wysoki sygnału zegarowego zapewnia rezystor R9. Przy zasilaniu 3.3 V D2 można zastąpić zworą, a R7 – usunąć.

vc_l476n64_68k_1a – Płytki dla mikroprocesora MC68008

Sterowanie LED i praca z CP/M68k możliwe tylko przy użyciu płytki Nucleo-144 z STM32L496 – wymagana specjalna wersja oprogramowania.